

2010 年 7 月 2 日

ラティスセミコンダクター株式会社
代表取締役 山本 好充

拝啓

貴社益々ご清栄のこととお喜び申し上げます。また日頃は弊社製品をご愛用いただきまして、誠に有難うございます。さて、製品変更に関しまして以下の通りご通知申し上げますので、ご査収のほど宜しくお願い申し上げます。

敬具

**PCN# 10A-10 : ispLSI 1032 及び ispLSI 1048 製品における
新規認定ファウンドリプロセスについて**

弊社製品変更通知（PCN）規定に基づき、ispLSI[®] 1032 及び ispLSI 1048 製品に対する新規認定ファウンドリプロセスの採用に関する 90 日事前通知をご案内申し上げます。

ラティスは 2008 年 7 月、ispLSI 1016、GAL[®]18V10B及びGAL20V8B製品を含む選択成熟製品において [PCN#10D-08](#)（一部成熟製品の新規認定ファウンドリプロセスについて）を発行いたしました。このたび同様のパッシベーション（保護膜）プロセスの変更をispLSI 1032 及びispLSI 1048 デバイスにも適応いたします。この 2 デバイス製品がこのプロセスアップグレードを必要とする最後の製品ファミリーとなります。弊社は製造プロセスを新しいものにすることにより、これら成熟製品のシームレスな供給を今後も継続いたします。このファウンドリプロセス変更による製品の電気性能への影響はありません。

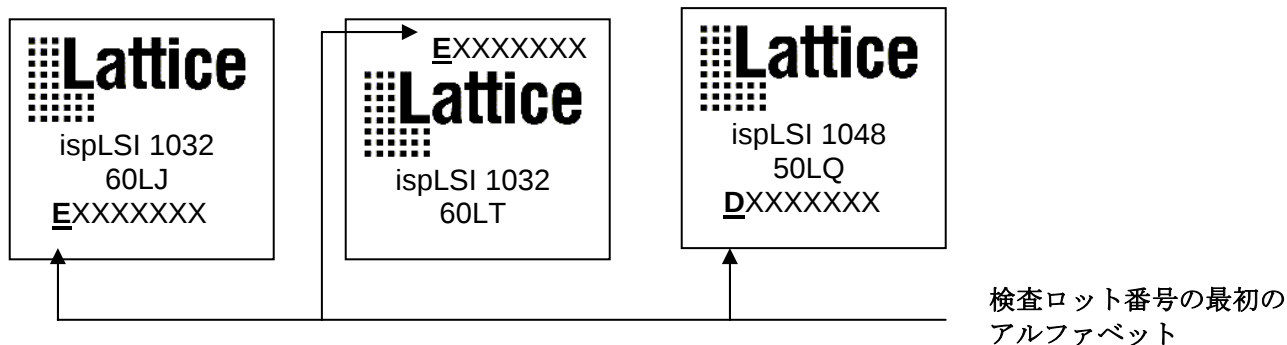
対象製品

本PCNの対象製品ファミリーは以下に示します。本PCNは製品ファミリーの全スピードグレード品及び全動作範囲温度グレード品を含みます。ラティスウェブサイト <http://www.latticesemi.com> に掲載の製品データシートで正式注文型番（OPN : Ordering Part Numbers）をご参照ください。また、これらの OPNからなる特注製品（例：工場書き込み出荷品、スペシャル・テスト、テープ・リール梱包品、非標準スピードグレード品など）も本PCNの対象となります。

デバイス	パッケージコード	パッケージタイプ
ispLSI 1032	J	84-PLCC
	T	100-TQFP
ispLSI 1048	Q	120-PQFP

デバイス識別コード（例）

新規プロセスで製造された製品は、デバイス上面に捺印された製品番号下の検査ロット番号の最初のアルファベットで識別していただけます。また、全ての出荷製品の検査ロット番号は出荷梱包箱と防湿バッグに貼付のラベルに記載されています。以下にデバイス上面捺印の例を示します。



新規ファウンドリプロセス採用製品の検査ロット番号の最初のアルファベットを以下の表に示します。

デバイス	検査ロット番号の最初のアルファベット
ispLSI 1032	E / F
ispLSI 1048	D

データシート上のスペック

本 PCN によるデータシート上のスペックへの影響はありません。

認定用データ

このファブリケーションプロセスの信頼性認定テストはすでに完了しております。認定用データは[こちらから](#)ご参照いただけます。

変更時期

本 PCN による製品変更通知発行の 90 日後から変更を行います。本 PCN 評価用サンプルが必要な場合は、この製品変更通知発行 30 日後の **2010 年 8 月 2 日まで**に、弊社代理店担当までサンプルをご請求ください。

変更時期 — 要約

- サンプルリクエスト最終受付日： 2010 年 8 月 2 日
- PCN 有効期限： 2010 年 10 月 1 日

確認通知

JESD46-C に従い、本製品製造中止通知発行日から 30 日以内にお客様から確認通知がなかった場合は、この変更は承諾されたものとみなされます。

注意：ラティス PCN をメールでご通知いたします。至急 PCN ウェブアラートにご登録ください
(詳細は [PCN#13A-09](#) をご覧ください)。

本製品製造中止通知に関しましてご質問などございましたら、貴社担当代理店営業までお問い合わせください。